

國立臺北教育大學 100 學年度碩士班招生入學考試
數位科技設計學系玩具與遊戲設計碩士班 微處理機概論 科試題

- 一、請繪出微電腦的五大單元結構圖，並詳細說明之。(25 分)
- 二、請繪圖說明微處理機的系統時序(匯流排週期)圖，並舉例說明其在設計上的應用。(25 分)
- 三、請比較 polling I/O 與 interrupt I/O 的差異。(15 分)
- 四、請畫出 $F(X,Y,Z) = X'Y + XZ'$ 的邏輯電路。(15 分)
- 五、請比較 DSP, MCU 與一般用於個人電腦之 CPU 在功能與架構上的差異。
(10 分)
- 六、設一電子計算機系統"2 的補數"代表負數值，請問在此系統中 $(011110)_2 - (101101)_2$ 之運算結果為何?(10 分)